IN THE UNITED STATES PATENT AND TRADEMARK OFFICE

IN RE APPLICATION OF: Shiho N	AKAMURA, et al.	GAU:
SERIAL NO: 10/721,549		EXAMINER:
FILED: November 26, 2003		
MAGNETIC CELL AN	ND MAGNETIC MEMORY	
n 7 2004 #	REQUEST FOR PRI	IORITY
COMPLISSIONER FOR PATENTS		
ALLE ANDRIA, VIRGINIA 22313		
SIR:		
☐ Full benefit of the filing date of U provisions of 35 U.S.C. §120.	J.S. Application Serial Number	, filed , is claimed pursuant to the
☐ Full benefit of the filing date(s) o §119(e):	f U.S. Provisional Application(s Application No.	(s) is claimed pursuant to the provisions of 35 U.S.C <u>Date Filed</u>
Applicants claim any right to pric the provisions of 35 U.S.C. §119		ications to which they may be entitled pursuant to
In the matter of the above-identified a	pplication for patent, notice is h	hereby given that the applicants claim as priority:
<u>COUNTRY</u> JAPAN	<u>APPLICATION NUMBER</u> 2002-342447	MONTH/DAY/YEAR November 26, 2002
Certified copies of the corresponding	Convention Application(s)	
are submitted herewith	•• (,	
☐ will be submitted prior to pay	ment of the Final Fee	
were filed in prior application	Serial No. filed	
☐ were submitted to the Internat Receipt of the certified copies acknowledged as evidenced b	by the International Bureau in a	on Number a timely manner under PCT Rule 17.1(a) has been
☐ (A) Application Serial No.(s)	were filed in prior application S	Serial No. filed ; and
☐ (B) Application Serial No.(s)		
☐ are submitted herewith		
☐ will be submitted prior	to payment of the Final Fee	
		Respectfully Submitted,
		OBLON, SPIVAK, McCLELLAND, MAIER & NEUSTADT, P.C.
		Marvin J. Spivak
Customer Number	V	Registration No. 24,913
22850		Joseph A. Scafetta, Jr.
Tel. (703) 413-3000 Fax. (703) 413-2220 (OSMMN 05/03)		Registration No. 26, 803

日本国特許庁 JAPAN PATENT OFFICE

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出 願 年 月 日
Date of Application:

2002年11月26日

出 願 番 号 Application Number:

人

特願2002-342447

[ST. 10/Ç]:

[J P 2 0 0 2 - 3 4 2 4 4 7]

出 願 Applicant(s):

株式会社東芝

特許庁長官 Commissioner, Japan Patent Office 2003年 7月30日





الأر الأمر

【書類名】

【整理番号】 PTS0229

【提出日】 平成14年11月26日

【あて先】 特許庁長官殿

【国際特許分類】 G11B 5/39

H01L 43/08

特許願

【発明の名称】 磁気セル及び磁気メモリ

【請求項の数】 15

【発明者】

【住所又は居所】 神奈川県川崎市幸区小向東芝町1番地 株式会社東芝

研究開発センター内

【氏名】 中村 志保

【発明者】

【住所又は居所】 神奈川県川崎市幸区小向東芝町1番地 株式会社東芝

研究開発センター内

【氏名】 羽根田 茂

【発明者】

【住所又は居所】 神奈川県川崎市幸区小向東芝町1番地 株式会社東芝

研究開発センター内

【氏名】 大沢 裕一

【特許出願人】

【識別番号】 000003078

【氏名又は名称】 株式会社 東芝

【代理人】

【識別番号】 100088487

【弁理士】

【氏名又は名称】 松山 允之

【選任した代理人】

【識別番号】

100108062

【弁理士】

【氏名又は名称】 日向寺 雅彦

【手数料の表示】

【予納台帳番号】 087469

【納付金額】

21,000円

【提出物件の目録】

【物件名】

明細書 1

【物件名】

図面 1

【物件名】

要約書 1

【プルーフの要否】

要

【書類名】

明細書

【発明の名称】

磁気セル及び磁気メモリ

【特許請求の範囲】

【請求項1】

磁化が第1の方向に実質的に固定された第1の強磁性層と、

磁化が前記第1の方向とは反対の第2の方向に実質的に固定された第2の強磁性層と、

前記第1の強磁性層と前記第2の強磁性層との間に設けられ、磁化の方向が可変の第3の強磁性層と、

前記第1の強磁性層と前記第3の強磁性層との間に設けられた第1の中間層と

前記第2の強磁性層と前記第3の強磁性層との間に設けられた第2の中間層と

を備え、

前記第1及び第2の強磁性層の間で電流を流すことによりスピン偏極した電子 を前記第3の強磁性層に作用させて前記第3の強磁性層の磁化の方向を前記電流 の向きに応じた方向に決定可能としたことを特徴とする磁気セル。

【請求項2】

前記第1の強磁性層から前記第3の強磁性層を介して前記第2の強磁性層に向けて電子電流を流した場合には、前記第3の強磁性層の磁化の方向は前記第1の方向とされ、

前記第2の強磁性層から前記第3の強磁性層を介して前記第1の強磁性層に向けて電子電流を流した場合には、前記第3の強磁性層の磁化の方向は前記第2の方向とされることを特徴とする請求項1記載の磁気セル。

【請求項3】

前記第1の中間層の膜厚と前記第2の中間層の膜厚とが互いに異なることを特 徴とする請求項1または2に記載の磁気セル。

【請求項4】

前記第1の中間層の電気抵抗と前記第2の中間層の電気抵抗とが互いに異なる

الأراب الأرا

ことを特徴とする請求項1または2に記載の磁気セル。

【請求項5】

前記第1及び第2の中間層のいずれか一方は、中間物質層を含むことを特徴と する請求項1または2に記載の磁気セル。

【請求項6】

前記第1及び第2の中間層のいずれか一方は、ピンホールを有する絶縁体からなり、前記ピンホールは、前記絶縁体の両側に隣接する前記強磁性層の材料によって充填されてなることを特徴とする請求項1または2に記載の磁気セル。

【請求項7】

前記第1及び第2の強磁性層は、膜厚及び材料の少なくともいずれかが異なる ことを特徴とする請求項1または2に記載の磁気セル。

【請求項8】

前記第1及び第2の強磁性層は、静磁結合してなることを特徴とする請求項1 ~7のいずれか1つに記載の磁気セル。

【請求項9】

前記第1及び第2の強磁性層の少なくともいずれかは、隣接して設けられた反 強磁性層によりその磁化方向が固定されてなることを特徴とする請求項1~8の いずれか1つに記載の磁気セル。

【請求項10】

前記第1及び第2の強磁性層の少なくともいずれかに隣接して非磁性層と第4 の強磁性層と反強磁性層とがこの順に積層され、

前記非磁性層の両側に隣接する前記強磁性層の磁化の方向は、同一の方向に固定されてなることを特徴とする請求項1~8のいずれか1つに記載の磁気セル。

【請求項11】

前記第1及び第2の強磁性層の少なくともいずれかに隣接して非磁性層と第4 の強磁性層と反強磁性層とがこの順に積層され、

前記非磁性層の両側に隣接する前記強磁性層の磁化の方向は、反対の方向に固 定されてなることを特徴とする請求項1~8のいずれか1つに記載の磁気セル。

【請求項12】

前記第2の強磁性層に隣接して設けられた第3の中間層と、

前記第3の中間層に隣接して設けられ、磁化の方向が可変の第4の強磁性層と

前記第4の強磁性層に隣接して設けられた第4の中間層と、

前記第4の中間層に隣接して設けられ、磁化の方向が実質的に前記第1の方向 に固定された第5の強磁性層と、

をさらに備えたことを特徴とする請求項1または2に記載の磁気セル。

【請求項13】

請求項1~12のいずれか1つに記載の複数の磁気セルを絶縁体を間に介しつ つマトリクス状に設けたメモリセルを備えたことを特徴とする磁気メモリ。

【請求項14】

前記メモリセル上の前記磁気セルのそれぞれに対して、プローブによりアクセス可能としたことを特徴とする請求項13記載の磁気メモリ。

【請求項15】

前記メモリセル上の前記磁気セルのそれぞれにワード線とビット線とが接続され、

前記ワード線とビット線とを選択することにより、特定の磁気セルに対して情報の記録または読み出しを可能とした請求項13記載の磁気メモリ。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】

本発明は、磁気セル及び磁気メモリに関し、特にスピン偏極した電子を流すことにより書き込みが可能な磁気セル及び磁気メモリに関する。

[0002]

【従来の技術】

磁性体の磁化方向を制御するためには、従来、磁界を印加する方法が採られてきた。例えば、ハードディスクドライブ(hard disk drive)においては、記録ヘッドから発生する磁場により、媒体の磁化方向を反転させ、書き込みを行なっている。また、固体磁気メモリでは、磁気抵抗効果素子の近傍に設けられた配線

に電流を流すことで生じる電流磁界をセルに印加することで、セルの磁化方向制 御を行なう。これらの外部磁場による磁化方向制御は古い歴史をもち、確立され た技術といえる。

[0003]

一方、昨今のナノテクノロジーの進歩により、磁性材料も急激に微細化し、磁化制御もナノスケールで局所的に行なう必要が出てきた。しかしながら、磁場は根本的に空間に広がる性質を有するので、局所化が難しい。ビットやセルのサイズが微小化するにつれ、特定のビットやセルを選択してその磁化方向を制御させる場合に、隣のビットやセルにまで磁場が及んでしまう「クロストーク」の問題が顕著となる。また、磁場を局所化させるために磁場発生源を小さくすると、十分な発生磁場が得られないという問題が生じる。

$[0\ 0\ 0\ 4\]$

最近、磁性体に電流を流すことにより磁化反転を起こす「電流直接駆動型磁化 反転」が見出された(例えば、非特許文献 1 参照)。

[0005]

【非特許文献1】

F. J. Albert, et al., Appl. Phy. Lett. 77, 3809 (2000)

[0006]

電流による磁化の反転は、スピン偏極した電流が磁性層を通過する際に発生するスピン偏極電子の角運動量が、磁化反転させたい磁性体の角運動量に伝達・作用することで磁化の反転を起こす現象である。この現象を用いれば、ナノスケールの磁性体に対して、より直接的に作用させることが可能であり、より微小な磁性体に対する記録が可能になる。

【発明が解決しようとする課題】

しかしながら、現在のところ、磁化を反転させるための反転電流は、セルのサイズが100ナノメータから数10ナノメータ程度の場合でも、10mA~数mAと極めて大きいという問題がある。つまり、電流による素子破壊を防止し、発熱を防止し、さらに低消費電力化のためには、できるだけ小さな電流で磁化反転するような磁気セル構造が望まれる。

[0007]

本発明は、かかる課題の認識に基づいてなされたものであり、その目的は、電流直接駆動による磁化反転の際の反転電流を低減させることができる磁気セル及びそれを用いた磁気メモリを提供することにある。

【課題を解決するための手段】

上記目的を達成するため、本発明の第1の磁気セルは、磁化が第1の方向に実質的に固定された第1の強磁性層と、磁化が前記第1の方向とは反対の第2の方向に実質的に固定された第2の強磁性層と、前記第1の強磁性層と前記第2の強磁性層との間に設けられ、磁化の方向が可変の第3の強磁性層と、前記第1の強磁性層と前記第3の強磁性層との間に設けられた第1の中間層と、前記第2の強磁性層と前記第3の強磁性層との間に設けられた第2の中間層と、を備え、

前記第1及び第2の強磁性層の間で電流を流すことによりスピン偏極した電子 を前記第3の強磁性層に作用させて前記第3の強磁性層の磁化の方向を前記電流 の向きに応じた方向に決定可能としたことを特徴とする。

[0,008]

第1及び第2の強磁性層すなわち2つの磁性固着層の磁化を反平行としたことにより、第3の強磁性層すなわち磁性記録層へ働くスピン方向は最終的に同一方向となり、2倍の作用が働く。その結果として、磁性記録層の磁化の反転のための電流を低減することが可能となる

ここで、前記第1の強磁性層から前記第3の強磁性層を介して前記第2の強磁性層に向けて電子電流を流した場合には、前記第3の強磁性層の磁化の方向は前記第1の方向とされ、前記第2の強磁性層から前記第3の強磁性層を介して前記第1の強磁性層に向けて電子電流を流した場合には、前記第3の強磁性層の磁化の方向は前記第2の方向とされるものとすることができる。

[0009]

また、前記第1の中間層の膜厚と前記第2の中間層の膜厚とが互いに異なるものとすれば、磁気抵抗効果を利用した第3の強磁性層の磁化の読み出しを容易にできる。

[0010]

また、前記第1の中間層の電気抵抗と前記第2の中間層の電気抵抗とが互いに 異なるものとしても、磁気抵抗効果を利用した第2の強磁性層の磁化の読み出し を容易にできる。

[0011]

また、前記第1及び第2の中間層のいずれか一方は、中間物質層を含むものとしても、磁気抵抗効果を利用した第3の強磁性層の磁化の読み出しを容易にできる。

[0012]

また、前記第1及び第2の中間層のいずれか一方は、ピンホールを有する絶縁体からなり、前記ピンホールは、前記絶縁体の両側に隣接する前記強磁性層の材料によって充填されてなるものとしても、磁気抵抗効果を利用した第3の強磁性層の磁化の読み出しを容易にできる。

[0013]

また、前記第1及び第2の強磁性層は、膜厚及び材料の少なくともいずれかが 異なるものとしても、磁気抵抗効果を利用した第3の強磁性層の磁化の読み出し を容易にできる。

[0014]

また、前記第1及び第2の強磁性層は、静磁結合してなるものとすれば、これ らの反平行の磁化を容易に実現できる。

[0015]

また、前記第1及び第2の強磁性層の少なくともいずれかは、隣接して設けられた反強磁性層によりその磁化方向が固定されてなるものとしてもよい。

[0016]

また、前記第1及び第2の強磁性層の少なくともいずれかに隣接して非磁性層と第4の強磁性層と反強磁性層とがこの順に積層され、前記非磁性層の両側に隣接する前記強磁性層の磁化の方向は、同一の方向に固定されてなるものとしてもよい。

[0017]

または、前記第1及び第2の強磁性層の少なくともいずれかに隣接して非磁性

7/

層と第4の強磁性層と反強磁性層とがこの順に積層され、

前記非磁性層の両側に隣接する前記強磁性層の磁化の方向は、反対の方向に固定されてなるものとしてもよい。

[0018]

また、前記第2の強磁性層に隣接して設けられた第3の中間層と、前記第3の中間層に隣接して設けられ、磁化の方向が可変の第4の強磁性層と、前記第4の強磁性層に隣接して設けられた第4の中間層と、前記第4の中間層に隣接して設けられ、磁化の方向が実質的に前記第1の方向に固定された第5の強磁性層と、をさらに備えたものとしてもよい。

[0019]

一方、本発明の磁気メモリは、上記のいずれかの複数の磁気セルを絶縁体を間 に介しつつマトリクス状に設けたメモリセルを備えたことを特徴とする。

. [0020]

ここで、前記メモリセル上の前記磁気セルのそれぞれに対して、プローブによりアクセス可能とすることができる。

[0021]

また、前記メモリセル上の前記磁気セルのそれぞれにワード線とビット線とが接続され、前記ワード線とビット線とを選択することにより、特定の磁気セルに対して情報の記録または読み出しを可能とすることもできる。

【発明の実施の形態】

以下、図面を参照しつつ本発明の実施の形態について説明する。

[0022]

図1は、本発明の第1の実施の形態にかかる磁気セルの基本的な断面構造を例示する模式図である。この磁気セルは、磁化M1、M2の向きが互いに反平行な2つの磁性固着層(ピン層)C1、C2と、磁化方向が可変なひとつの磁性記録層(フリー層)A、そして磁性記録層Aと磁性固着層の間に中間層B1、B2を有する。

[0023]

電流 I を上下の固着層 C 1、 C 2 間に流すことによって、磁性記録層 A の磁化

Mの方向を制御することができる。具体的には、電流 I の流れる向き(極性)を変えることで磁性記録層 A の磁化Mの向きを反転させることができる。情報を記録させる場合には、磁化Mの方向に応じて、「0」と「1」とをそれぞれ割り当てればよい。

[0024]

また、本発明の磁気セルにおいては、各層の磁化方向は、面内方向に限定されず、膜面に対して略垂直な方向であってもよい。

[0025]

図2は、磁化が膜面に対して垂直な方向に制御された磁気セルの断面構造を表す模式図である。この磁気セルの場合、磁化M、M1、M2は、膜面に対して略垂直な方向に制御されている。このようにしても、電流 I を上下の固着層 C1、C2間に流すことによって、磁性記録層 A の磁化Mの方向を制御することができる。

[0026]

次に、本発明の磁気セルにおける「書き込み」のメカニズムについて説明する

[0027]

図3は、図1に表した磁気セルにおける「書き込み」のメカニズムを説明するための模式断面図である。2つの磁性固着層C1、C2を設け、これらの界面を横切るように電流 I を流して、磁性記録層 A に対する書き込みを行うメカニズムは、次のとおりに説明される。

[0028]

まず、図3(a)において、磁化M1を有する第1の磁性固着層C1を通過した電子は、磁化M1の方向のスピンをもつようになり、これが磁性記録層Aへ流れると、このスピンのもつ角運動量が磁性記録層Aへ伝達され、磁化Mに作用する。一方、第2の磁性固着層C2の磁化M2は、磁化M1とは逆向きである。このため、電子の流れが第2の磁性固着層C2へ入る界面においては、磁化M1と同方向のスピン(同図において右向き)を有する電子は反射され、第2の磁性固着層C2に接した中間層B2に溜まる。この逆向きスピンは、やはり磁性記録層

Aに作用する。すなわち、第1の磁性固着層を通過してきたスピン電子が、磁性 記録層Aに対して2回作用するため、実質的に2倍の書き込み作用が得られる。 その結果として、磁性記録層Aに対する書き込みを従来よりも小さい電流で実施 できる。

[0029]

また、図3(b)は、電流Iを反転させた場合を表す。この場合には、電流Iを構成する電子は、まず、第2の磁性固着層C2の磁化M2の作用を受けて、この方向(同図において左向き)のスピンを有する。このスピン電子は、磁性記録層Aにおいてその磁化Mに作用する。さらに、スピン電子は、それとは逆向きの磁化M1を有する第1の磁性固着層C1との界面において反射されて、中間層B2に溜まり、もう一度磁性記録層Aの磁化Mに作用する。

[0030]

以上説明したように、本実施形態によれば、2つの磁性固着層の磁化M1、M2を反平行としたことにより、磁性記録層Aへ働くスピン方向は最終的に同一方向となり、2倍の作用が働く。その結果として、磁性記録層Aの磁化の反転のための電流を低減することが可能となる。

[0031]

以上説明した「書き込み」のメカニズムは、図2に表したように磁化が膜面に 対して垂直な方向に制御された磁気セルにおいても同様である。

[0032]

図4は、図2に表した磁気セルにおける「書き込み」のメカニズムを説明する ための模式断面図である。同図については、図1乃至図3に関して前述したもの と同様の要素には同一の符号を付して詳細な説明は省略する。

[0033]

図4に表したように、磁化方向が垂直とされた場合にも、2つの磁性固着層の磁化M1、M2を反平行としたことにより、磁性記録層Aへ働くスピン方向は最終的に同一方向となり、2倍の作用が働く。その結果として、磁性記録層Aの磁化の反転のための電流を低減することが可能となる。

[0034]

次に、本実施形態の磁気セルにおける「読み出し」の方法について説明する。 本実施形態の磁気セルにおいて、磁性記録層Aの磁化Mの方向の検出は、各層の 磁化の相対的な向きにより電気抵抗が変わる「磁気抵抗効果」を利用して行うこ とができる。

[0035]

図5は、本実施形態の磁気セルの読み出し方法を説明するための概念図である。すなわち、磁気抵抗効果を利用する場合、磁性固着層C1、C2のいずれかと磁性記録層との間でセンス電流 Iを流し、磁気抵抗を測定すればよい。図5においては、第1の磁性固着層C1と磁性記録層Aとの間で磁気抵抗を測定する場合を例示したが、これとは逆に、第2の磁性固着層C2と磁性記録層Aとの間で磁気抵抗を測定してもよい。

[0036]

図6は、磁化の相対的な向きによる磁気抵抗の変化を説明するための概念図である。すなわち、同図(a)に表したように、磁性固着層C1の磁化M1と、磁性記録層Aの磁化Mとが同一の方向の場合、これらにセンス電流Iを流して検出される磁気抵抗は、相対的に小さな値となる。

[0037]

一方、図 6 (b) に表したように、磁性固着層 C 1 の磁化M 1 と、磁性記録層 A の磁化M とが反平行の場合、これらにセンス電流 I を流して検出される磁気抵抗は、相対的に大きな値となる。これら抵抗が互いに異なる状態に、それぞれ「0」と「1」を対応づけることにより、2 値データの記録読み出しが可能となる

[0038]

一方、磁気セルの両端を介してセンス電流を流すことにより磁気抵抗を検出する方法もある。すなわち、第1の磁性固着層C1と第2の磁性固着層C2との間でセンス電流を流すことにより磁気抵抗を検出する。しかし、本発明においては、一対の磁性固着層C1、C2の磁化M1、M2は、反平行である。このため、「対称構造」すなわち磁性固着層C1、C2のスピン依存散乱の大きさが同一であると、あるいは、磁性固着層C1、C2から磁性記録層に作用する電子のスピ

ン偏極度が同一であると、磁性記録層Aの磁化Mがどちらの方向にある場合も、 検出される磁気抵抗は、同一になってしまう。そこで、「非対称構造」を採用す る必要がある。

[0039]

図7は、非対称構造の第1の具体例を表す模式断面図である。

[0040]

非対称構造の一例として、磁性固着層C1、C2の厚みや材料などを互いに異ならせることにより、磁化M1、M2の大きさを変えることができる。図7に表した具体例の場合、第2の磁性固着層C2を第1の磁性固着層C1よりも厚く形成することにより、磁性固着層C2によるスピン依存バルク散乱の寄与をC1のそれよりも大きくする。このようにすれば、磁性固着層C1、C2を介してセンス電流を流して「読み出し」を行う場合に、磁性記録層Aの磁化Mの方向に応じて、検出される磁気抵抗が異なる。

[0041]

但し、図7に表したように第1及び第2の磁性固着層C1、C2の厚みを変える代わりに、それらの材料を変えることにより、磁性固着層C1、C2によるスピン依存散乱の大きさを変えてもよい。

[0042]

図8は、非対称構造の第2の具体例を表す模式断面図である。

[0043]

すなわち、本具体例の場合、中間層 B 1、 B 2 の厚みが異なる。つまり、中間 層 B 1 は磁気抵抗効果が検出されやすい厚さにし、もう一方の中間層 B 2 は磁気抵抗効果が検出されにくい厚さにする。この場合、中間層 B 1 の厚みの範囲としては 0. 2 n m から 1 0 n m の範囲、中間層 B 2 の厚みの範囲としては 3 n m から 5 0 n m の範囲とするとよい。

[0044]

このようにすれば、中間層B1を挟んだ磁性固着層C1と磁性記録層Aとの間の磁気抵抗効果を主に検出することができ、磁性記録層Aの磁化Mを検出することが容易となる。

[0045]

また、中間層B1、B2の電気抵抗を異なるものとしてもよい。このためには中間層B1、B2の材料や組成を互いに異なるものとしたり、いずれか一方の中間層に添加元素を加えるなどの方法が有効である。

[0046]

図9は、非対称構造の第3の具体例を表す模式断面図である。

[0047]

すなわち、本具体例の場合、中間層B2に中間物質層IEが挿入されている。 この中間物質層IEは、磁気抵抗効果の増大を起こすためのものである。中間物質層IEとしては、例えば、不連続な絶縁性の薄膜を挙げることができる。すなわち、ピンホールなどを有する絶縁性の薄膜を中間層に挿入することにより、磁気抵抗効果を増大させることが可能となる。

[0048]

このような不連続な絶縁性の薄膜としては、例えば、ニッケル(Ni)と銅(Cu)の合金の酸化物または窒化物、ニッケル(Ni)と金(Au)の合金の酸化物または窒化物または窒化物、アルミニウム(Al)と銅(Cu)の合金の酸化物または窒化物などを挙げることができる。

[0049]

これら合金の酸化物や窒化物などの化合物は、加熱等によって平衡状態へ近づけることで相分離し、AuやCu等の化合物化(酸化や窒化など)されにくく従って低電気抵抗の相と、NiやAl等の酸化等がされやすく電気抵抗が高い化合物相とに分離する。このため、組成および温度あるいは印加エネルギーを制御することにより、ピンホールが存在する不連続な絶縁性薄膜を形成することができる。このように非磁性体が充填されたピンホールを形成すると、電流が流れる経路を狭窄することができ、スピン依存界面散乱とバルク散乱の寄与を制御することができ、大きな磁気抵抗効果が得られる。

[0050]

このような中間物質層 I E を中間層 B 1、 B 2 のいずれかに挿入することにより、その両側の磁性固着層と磁性記録層との間の磁気抵抗効果が増大されて検出

が容易となる。

[0051]

図10は、非対称構造の第4の具体例を表す模式断面図である。

[0052]

すなわち、本具体例の場合、中間層B2は、ピンホールPHを有する絶縁層と されている。ピンホールPHは、その両側の磁性固着層および磁性中間層の材料 により埋め込まれている。

[0053]

このように、磁性固着層C2(またはC1)と磁性記録層AとがピンホールP Hを介して接続されていると、いわゆる「磁性ポイントコンタクト」が形成され 、極めて大きい磁気抵抗効果が得られる。従って、このピンホールPHを介した 両側の磁性層の間での磁気抵抗効果を検出することにより、磁性記録層Aの磁化 Mの方向を容易に判定することができる。

[0054]

ここで、ピンホールPHの開口径は、概ね20nm以下であることが望ましい。また、ピンホールPHの形状は、円錐状、円柱状、球状、多角錘状、多角柱状などの各種の形状を取りうる。また、ピンホールPHの数は、1個でも複数でもよい。但し、少ない方が望ましい。

[0055]

以上、図7乃至図10を参照しつつ、磁気抵抗効果により記録層Aの磁化の方向を容易に読み出すための非対称構造の具体例について説明した。これらの非対称構造は、図2に表した垂直磁化型の磁気セルについても同様に適用して同様の作用が得られる。

[0056]

次に、本発明の磁気セルにおいて、2つの磁性固着層C1、C2の磁化M1、M2の方向を互いに反平行にする方法について説明する。

[0057]

まず、第1の方法として、固着層C1、C2を静磁結合させることにより、磁化M1、M2を反平行にする方法を挙げることができる。

[0058]

図11は、固着層C1、C2の静磁結合を表す模式断面図である。すなわち、本具体例の場合、磁気セルの両側面に絶縁層ILを介して磁気ヨークMYが設けられている。磁気ヨークMYには、その内部に矢印で表したような磁界が形成され、これら磁気ヨークMYと固着層C1、C2を介した環流磁界が形成されている。このように、磁気ヨークMYを介して固着層C1、C2を静磁結合させると、環流磁界により、磁化M1と磁化M2とを反平行にすることができる。

[0059]

この場合、固着層の磁化M1、M2の方向をあらかじめ設定するためには、2つの固着層C1、C2の厚さを異なるようにして、外部からパルス磁場をかけるなどして磁化M1、M2の方向を制御することができる。

[0060]

また、一方の固着層の外側に接して反強磁性層を形成して一方向異方性を付与することで固着層の磁化方向は制御可能となる。

[0061]

図12は、反強磁性層を設けた磁気セルを表す模式断面図である。すなわち、固着層C2の下に反強磁性層AFが設けられ、固着層C2と磁性結合させることにより、磁化M2の方向が固定されている。そして、磁気ヨークMYを介してこの固着層C2と静磁結合している固着層C1の磁化M1は、磁化M2とは逆方向となる。

[0062]

また、固着層C1、C2の磁化をそれぞれ反強磁性層により固着してもよい。

[0063]

図13は、固着層C1、C2の磁化をそれぞれ反強磁性層により固着した磁気 セルを表す模式断面図である。すなわち、固着層C1に隣接して反強磁性層AF 1が設けられ、固着層C2に隣接して反強磁性層AF2が設けられている。そし て、それぞれの固着層の磁化M1、M2は、隣接する反強磁性層AF1、AF2 によって反平行に固着されている。

[0064]

このような構造は、反強磁性層AF1、AF2のブロッキング温度が異なるように、それらの材料を適宜選択することにより容易に形成できる。すなわち、図13に表した積層構造を形成した後に、磁場を印加しつつ加熱する。しかる後に、冷却すると、まず、ブロッキング温度の高い反強磁性層において、磁化が固着される。その後、磁場を反転させてさらに冷却すると、ブロッキング温度が低い反強磁性層において磁化が固着され、反平行の磁化が得られる。

[0065]

図14も、固着層C1、C2の磁化をそれぞれ反強磁性層により固着した磁気 セルを表す模式図である。すなわち、本具体例の場合、固着層C2の外側には反 強磁性層AF2が設けられ、もう一方の固着層C1の外側には非磁性層ACを介 して磁性層FMと反強磁性層AF1が設けられている。

[0066]

この場合、非磁性層ACは、磁性固着層C1と磁性層FMが反強磁性層間交換結合するような厚さとしておく。また、非磁性層ACの材料としては、ルテニウム (Ru) や銅 (Cu) などを用いることができる。

[0067]

通常の磁場中熱処理による一方向異方性の付与プロセスによれば、2つの反強磁性層AF1、AF2と接したそれぞれの磁性層FM、C2は、磁化の方向が同じ向きとなる。固着層C1は、磁性層FMと反強磁性結合しているため、その磁化M1は、反対の方向を向き、その結果として、磁化M1と磁化M2とを反平行に固着することができる。

[0068]

なお、この構造の場合、記録層Aへの書き込みの電流Iは、同図に矢印I1(またはこれと反対方向)で表したように、固着層C1、C2の間で流すことが望ましい。しかしながら、使用上の観点に立てば、図14の反強磁性層AF1、AF2のそれぞれ上部と下部に設けられた図示しない電極を用いて、同図の矢印I2(またはこれと反対方向)で表したように、反強磁性層AF1、AF2の間に書き込み電流を流すほうが容易であり、このように流しても記録層Aに書き込むことができる。

[0069]

図15は、固着層C1、C2の磁化を反強磁性層により固着した磁気セルのもうひとつの具体例を表す模式断面図である。

[0070]

すなわち、本具体例の場合、磁性固着層C1、C2の外側に非磁性層AC、F Cを介して磁性層FM1、FM2と反強磁性層AF1、AF2が設けられている 。非磁性層ACは、その両側の磁性層の間で反強磁性層間交換結合が生ずるよう に調節されている。一方、非磁性層FCは、その両側の磁性層の間で強磁性層間 結合が生ずるように調節されている。

[0071]

一般に、非磁性層を介した層間交換相互作用は、図16に模式的に表したように非磁性層の膜厚に対して正負に振動する。従って、図16において符号が異なる2つのピーク位置に対応するように、非磁性層AC、FCの膜厚を設定すればよい。例えば、図16における t1を非磁性層ACの膜厚とし、 t2を非磁性層FCの膜厚とすればよい。

[0072]

このような構造にすれば、反強磁性層 A F 1、 A F 2 による一方向異方性の付与により、これらに接したそれぞれの磁性層 F M 1、 F M 2 の磁化配置を同じ向きとし、最終的に磁性固着層 C 1、 C 2 の磁化方向を反平行に固着できる。

$[0\ 0\ 7.3]$

以上、本発明の磁気セルにおいて、固着層C1、C2の磁化M1、M2を反平 行に固着する方法について説明した。

[0074]

さて、本発明は、磁性記録層Aが1層のみでなく、複数の場合にも適応できる

[0075]

図17は、2層の磁性記録層を設けた磁気セルを表す模式断面図である。すなわち、この磁気セルにおいては、磁性固着層C1、中間層B1、磁性記録層A1、中間層B2、磁性固着層C2、中間層B3、磁性記録層A2、中間層B4、磁

性固着層C3がこの順に積層されている。すなわち、固着層C2を共有するようにして、その上下にそれぞれ図1に例示した磁気セルが直列に形成された構造を有する。このように、2層の記録層A1、A2を直列に積層すると、再生出力信号を増大させることができる。

[0076]

また、図17において、2つの磁性記録層A1、A2の厚みや材料を変えてこれら磁性記録層A1、A2の磁化反転電流が異なるようにすれば、多値記録が可能となる。また、3層以上の磁性記録層を直列に積層することにより、さらにデータ種類の多い多値記録も可能となる。なお、固着磁性層C2の磁化固着は、C2層内部に反強磁性層を挿入して一方向異方性を付与すれば、より効果的である

[0077]

以上説明したように、本発明においては、小さな電流で磁性記録層の磁化制御が可能となり、さらにはその読み出しも可能となる。このため、後に詳述するように、本発明の磁気セルを複数個並べることによって、消費電力が小さく信頼性が高いプローブ・ストレージや固体メモリなどの磁気メモリを実現できる。

[0078]

次に、本発明の磁気セルを構成する各要素について詳述する。

[0079]

まず、磁性固着層C1、C2と、磁性記録層Aの材料としては、鉄(Fe)、コバルト(Co)、ニッケル(Ni)、または、鉄(Fe)、コバルト(Co)、ニッケル(Ni)、マンガン(Mn)及びクロム(Cr)よりなる群から選択された少なくともいずれかの元素を含む合金、「パーマロイ」と呼ばれるNiFe系合金、あるいはCoNbZr系合金、FeTaC系合金、CoTaZr系合金、FeAlSi系合金、FeB系合金、CoFeB系合金などの軟磁性材料、ホイスラー合金、磁性半導体、CrO2、Fe3O4、La1—XSrXMnO3などのハーフメタル磁性体酸化物(あるいはハーフメタル磁性体窒化物)のいずれかを用いることができる。

[0080]

[0081]

本発明においては、磁性固着層C1、C2、磁性記録層Aの材料として、これ らのうちから用途に応じた磁気特性を有するものを適宜選択して用いればよい。

[0082]

また、これら磁性層に用いる材料としては、連続的な磁性体でもよく、あるいは非磁性マトリクス中に磁性体からなる微粒子が析出あるいは形成されてなる複合体構造を用いることもできる。このような複合体構造としては、例えば、「グラニュラー磁性体」などと称されるものを挙げることができる。

[0083]

またさらに、磁性記録層Aの材料として、 [(CoあるいはCoFe合金)/ (NiFeあるいはNiFeCoからなるパーマロイ合金あるいはNi)] からなる2層構造、あるいは [(CoあるいはCoFe合金)/ (NiFeあるいはNiFeCoからなるパーマロイ合金あるいはNi)/ (CoあるいはCoFe合金)] からなる3層構造の積層体を用いることもできる。これらの多層構造からなる磁性層の場合、外側のCoあるいはCoFe合金の厚さは0.2 nmから1 nmの範囲であることが好ましい。この構造によれば、より小さな電流で磁化反転を得ることができる。

[0084]

一方、中間層 B 1 、 B 2 の材料としては、銅(C u)、金(A u)、銀(A g)、ルテニウム(R u)あるいはこれらのいずれか一種以上を含む合金をはじめとし、アルミニウム(A 1)、チタン(T i)、タンタル(T a)、コバルト(C o)、ニッケル(N i)、シリコン(S i)及び鉄(F e)よりなる群から選択された少なくともいずれかの元素を含む酸化物あるいは窒化物、フッ化物から

なる絶縁体を用いることができる。導電層の場合には、酸素等の異種元素が添加 されていてもよい。また、異種元素が不連続な高電気抵抗薄膜を形成していても よい。さらに、絶縁層の場合にはピンホールが形成され、そこに磁性層が進入し ていてもよい。

[0085]

また一方、磁性固着層 C1、C2の磁化を固着するための反強磁性層 AFの材料としては、鉄マンガン(FeMn)、白金マンガン(PtMn)、パラジウム・マンガン(PdMn)、パラジウム白金マンガン(PdPtMn)、イリジウムマンガン(IrMn)、白金イリジウムマンガン(PtIrMn)などを用いることが望ましい。また、層間結合を使って固着させる際の非磁性層としては、銅(Cu)、金(Au)、銀(Ag)、ルテニウム(Ru)あるいはこれらのいずれか一種以上を含む合金が好ましい。

[0086]

本発明の磁気セルにおける磁性固着層C1、C2の厚さは、0.6 nm ~ 10 0 nmの範囲内とすることが好ましく、磁性記録層Aの厚さは、0.2 nm ~ 5 0 nmの範囲内とすることが好ましい。また、中間層B1、B2の厚さは、導体の場合には0.2 nm ~ 20 nm、絶縁体を含む場合には0.2 nm ~ 50 nmの範囲内とすることが望ましい。

[0087]

本発明の磁気セルの平面形状としては、磁性記録層Aの平面形状が、縦横比で 1:1から1:5の範囲にあるような長方形、縦長(横長)6角形、楕円形、菱型、平行四辺形が好ましく、エッジドメインが形成されにくい一軸性の形状磁気 異方性を生じやすい形状であることが望ましい。ただし、ドーナツ状セルの場合には、例外的に還流磁区が形成され易い方が好ましい。また、その磁性記録層Aの寸法は、長手方向の一辺が5nmから1000nm程度の範囲内とすることが 望ましい。

なお、図1などにおいて、磁性固着層C1, C2と、磁性記録層Aの膜面方向の寸法を同一として表したが、本発明はこれには限定されない。すなわち、配線の接続のため、あるいは磁化方向の制御のために、磁気セルの各層の寸法が互い

ページ: 20/

に異なるように形成してもよい。また、形状が異なっていても良い。

[0088]

以上に説明したように、本発明の磁気セルは、スピン偏極電流により小さい書き込み電流で磁性記録層Aに磁化を書き込むことができる。さらには、磁気抵抗効果を用いて磁性記録層Aの磁化を読み出すこともできる。しかも、その素子はサイズが小さいためにアレイ化あるいは集積化が容易である、という利点を有する。

[0089]

本発明の磁気セルは、微小かつ磁化反転機能を有することから、各種用途に適用できる。次に、本発明の磁気セルを並べて記録再生装置に適応した具体例について説明する。

[0090]

図18は、本発明の磁気セルを用いた磁気メモリを表す模式図である。すなわち、本具体例は、本発明の磁気セルを、いわゆる「パターンド(patterned)媒体」に適用し、これにプローブでアクセスする、プローブストレージである。

[0091]

記録媒体は、導電性基板110の上において、高抵抗の絶縁体100の面内に、本発明の磁気セル10がマトリクス状に配置された構造を有する。これら磁気セルの選択のために、媒体表面上にプローブ200が設けられ、プローブ200と媒体表面との相対的位置関係を制御するための駆動機構210、磁気セル10にプローブ200から電流または電圧を印加するための電源220、磁気セルの内部磁化状態を電気抵抗の変化として検出するための検出回路230が設けられている。

[0092]

図18に表した具体例においては、駆動機構210はプローブ200に接続されているが、媒体とプローブとの相対位置が変化すればよいので、媒体側に設けてもよい。同図に表したように、本発明の磁気セル10を複数個、導電性基板110の上に配列させてパターンド媒体とし、導電性プローブ200と基板110との間に磁気セル10を介して電流を流すことによって、記録再生を行なう。

[0093]

磁気セル10の選択は、導電性プローブ200とバターンド媒体との相対的位置関係を変えることで行なう。導電性プローブ200は、磁気セル10に対して電気的に接続されればよく、接触していても、非接触してもよい。非接触の場合には、磁気セル10とプローブ200との間に流れるトンネル電流あるいは電界放射による電流を用いて記録再生を行なうことができる。

[0094]

磁気セル10への記録は、磁気セルにアクセスしたプローブ200から磁気セル10へ流れる電流、あるいは磁気セル10からプローブ200へ流れる電流により行われる。磁気セル10のサイズ、構造、組成等により決定される磁化反転電流を1sとすると、1sよりも大きな書き込み電流1wをセルに流すことで記録が可能となる。その記録される磁化の方向は、電子電流を基準とした場合に、最初に通過する磁性固着層の磁化の方向と同一である。従って、電子の流れ、すなわち電流の極性を反転させることで、10 または1 の書き込みを適宜行なうことができる。

[0095]

再生は、記録と同じく磁気セル10へアクセスしたプローブ200から流れる、あるいはプローブへ流れる電流によりなされる。ただし、再生時には、磁化反転電流 I s よりも小さな再生電流 I r を流す。そして、電圧あるいは抵抗を検出することで、磁性記録層 Aの記録状態を判定する。よって、本具体例の磁気メモリにおいては、I w > I r なる関係をもつ電流を流すことで記録再生が可能となる。

[0096]

図19は、本発明の磁気セルを用いた磁気メモリの第2の具体例を表す模式断 面図である。

[0097]

すなわち、本具体例の磁気メモリは、電極層(下部配線) 1 1 0 の上に複数の磁気セル 1 0 が並列配置された構造を有する。それぞれの磁気セル 1 0 は、絶縁体 1 0 0 によって電気的に隔絶されている。それぞれの磁気セル 1 0 には、一般

にビット線、ワード線と呼ばれる配線120が接続されている。ビット線とワー ド線を指定することにより、特定の磁気セル10を選択できる。

[0098]

磁気セル10への記録は、配線120から磁気セル10へ流れる電流,あるいは磁気セル10から配線120へ流れる電流によりなされる。磁気セル10のサイズ、構造、組成等により決定される磁化反転電流をIsとすると、Isよりも大きな書き込み電流Iwをセルに流すことで記録が可能となる。その記録される磁化の方向は、電子電流を基準として、最初に通過する磁性固着層の磁化の方向と同一である。従って、この場合も、電子の流れ、すなわち電流の極性を反転させることで、Iu0、Iu1 の書き込みを行なうことができる。

[0099]

再生は、記録と同じく磁気セル10ヘアクセスした配線から流れる、あるいは配線へ流れる電流によりなされる。ただし、再生時にはIsよりも小さな再生電流Irを流す。そして電圧あるいは抵抗(電圧印加の場合には電流を)を検出することで、記録状態を判定する。よって、本具体例の磁気メモリにおいても、Iw>Irなる関係をもつ電流を流すことで記録再生が可能となる。

[0100]

【実施例】

以下、実施例を参照しつつ、本発明の実施の形態についてさらに詳細に説明する。

[0101]

(第1の実施例)

図20(a)は、本実施例の磁気セルの要部断面構造を表す模式図であり、同図(b)は、比較例の磁気セルの要部断面構造を表す模式図である。

[0102]

すなわち、本実施例の磁気セル(サンプルI)は、電極EL1、磁性固着層C 1、中間層B1、磁性記録層A、中間層B2、磁性固着層C2、電極EL2が積 層された構造を有する。また、比較例の磁気セル(サンプルII)は、電極EL 1、磁性記録層A、中間層B、磁性固着層C、電極EL2が積層された構造を有 する。各層の材料と膜厚は以下の如くである。

サンプルI: EL1 (Cu) / C1 (Co:20nm) / B1 (Cu:10nm) / A (Co:3nm) / B2 (Cu:6nm) / C2 (Co:20nm) / EL2 (Cu)

サンプルII: EL1 (Cu) /A (Co:3 nm) /B (Cu:6 nm) /C (Co:20 nm) /EL2 (Cu)

これらの積層構造は、超高真空スパッタ装置によって下側の電極EL2の上に 形成した。そして、さらにその上に、図示しないタンタル(Ta)保護膜を形成 してから、レジストを塗布しEB(electron beam)露光してマスクを形成した のち、イオンミリングで加工した。セルの加工サイズは $100nm \times 50nm$ で ある。

[0103]

得られたサンプルについて、膜面に対して垂直方向に流す電流量に対する抵抗の変化から磁性記録層Aの磁化反転電流値を求めた。その結果、正負反転電流の平均値は、サンプルIで1.4mA、サンプルIIで3.1mAであった。また、サンプルIIでは、正負電流に対する非対称性が見られていたが、サンプルIでは、この非対称性が解消した。

[0104]

つまり、磁化が反平行の2層の磁性固着層C1、C2を設けることにより、記録層Aの磁化反転電流が低下するとともに、書き込み電流の対称性の改善が見られた。書き込み電流の対称性の向上は、磁化方向が反平行の反強磁性配置の固着層C1、C2を設けることにより、磁気セルが磁気的により安定になったためと考えられる。

[0105]

(第2の実施例)

次に、本発明の第2の実施例として、図14に表した構造の磁気セルの実施例

について説明する。なお、本実施例においては、図14の上下を逆さにした積層 構造の磁気セルを試作した。

[0106]

まず、超高真空スパッタ装置を用いて、ウェーハ上にタンタル(Ta)と銅(Cu)からなる下側電極EL1を形成したのち、その上にPtMn20nm(反強磁性層AF1)、CoFe5nm(磁性層FM)、Ru1nm(非磁性層AC)、CoFe2nm(磁性固着層C1)、Cu3nm(中間層B1)、CoFe2nm(磁性記録層A)、Cu3nm(中間層B2)、CoFe4nm(磁性固着層C2)、PtMn20nm(反強磁性層AF2)を形成した。さらに、この上に、銅(Cu)とタンタル(Ta)からなる積層膜膜を形成した。

[0107]

このウェーハを磁場中真空炉にて、270℃で10時間、磁場中アニールして、一方向異方性を付与した。この時点でウェーハの一枚を取り出し、振動試料型磁束計(VSM)により磁化の印加磁場依存性のヒステリシスループ測定を行い、C1とC2の反平行磁化固着を確認した。この膜に対し、EBレジストを塗布してEB露光したのち、リフトオフで所定の形状のマスクを形成した。次に、イオンミリング装置によりマスクに被覆されない領域をエッチングした。ここで、エッチング量の把握は、スパッタされた粒子を作動排気による四重極分析器に導入して質量分析することで、正確に把握することができる。

[0108]

エッチング後、マスクを剥離し、さらに SiO_2 を成膜し、表面をイオンミリングにより平滑化し、タンタル(Ta)面を露出させる「頭だし」の工程を行なった。このタンタル面の上に、上側の電極を形成した。このようにして図5相当の素子を作成した。

[0109]

以上説明したプロセスにより、磁性記録層Aの上下に配置された磁性固着層C 1、C2の磁化の方向を反平行に固着することができる。

[0110]

(第3の実施例)

第2実施例と同様のプロセスを用い、図15に表した構造の磁気セルを試作した。但し、本実施例においても、図15の上下を逆さにした積層構造の磁気セルを試作した。各層の材料と膜厚は、以下の如くである。

AF1 (PtMn: 20nm) /FM1 (CoFe: 5nm) /AC (Ru: 1nm) /C1 (CoFe: 2nm) /B1 (Cu: 3nm) /A (CoFe: 2nm) /B2 (Cu: 3nm) /C2 (CoFe: 2nm) /FC (Cu: 5nm) /FM2 (CoFe: 5nm) /AF2 (PtMn: 20nm)

この構造においても、第2実施例に関して前述したものと同様のプロセスによって、磁性固着層C1、C2の磁化の方向を反平行に固着することができた。

[0111]

(第4の実施例)

次に、本発明の第4の実施例として、2つの中間層 B1、B2に非対称性を付与して磁気抵抗効果の検出が容易となるようなサンプル群(サンプルIIからサンプルV)を作製し、中間層が対称なサンプル(サンプルI)とともにその電流駆動磁化反転に伴う抵抗変化率を評価し、比較検討した。各サンプルの磁気セル中心部の構成は以下の如くである。

サンプルI: C1 (CoFe:10nm) /B1 (Cu:8nm) /A (CoFe:3nm) /B2 (Cu:8nm) /C2 (CoFe:10nm)

サンプルII: C1 (CoFe:10nm) /B1 (Cu:8nm) /A (CoFe:3nm) /B2 (Cu:4nm) /C2 (CoFe:10nm)

サンプルIII: C1 (CoFe:10nm) /B1 (Cu:8nm) /A (CoFe:3nm) /B2 (Cu:2nm) /IE (A1-Cu-O:0.6nm) /B2 (Cu:2nm) /C2 (CoFe:10nm)

サンプルIV: C1 (CoFe:10nm) /B1 (Cu:8nm) /A (CoFe:3nm) /B2 (A12O3-CoFe:3nm) /C2 (CoFe:10nm)

サンプルV: C1 (CoFe:20nm) /B1 (Cu:8nm) /A (CoFe:3nm) /B2 (Cu:8nm) /C2 (Co:2nm)

[0112]

なお、サンプル I Vでは、接点部の格子整合をとるためのアニールを行った。また、それぞれのサンプルの下側には P t M n 層 / R u 層を設け、上側には P t M n 層を設けて、第 2 実施例と同様の方法で 2 つの固着層 C 1、 C 2 の磁化を反平行に固着した。

[0113]

得られたサンプルに対して、電流をスイープさせ、磁性記録層Aの磁化反転に伴う抵抗変化を求めた。その結果は、以下の如くである。

サンプル番号	抵抗変化率
サンプルI	< 0. 1%
サンプルII	0.4%
サンプルIII	5.0%
サンプルIV	20%
サンプルV	0.6%

この結果から、非対称性を持たせると検出効率が高くなり、特に中間層 B 1、 B 2 に非対称性を付与した場合に信号検出感度が高くなることが分かった。

[0114]

(第5の実施例)

次に、本発明の第5の実施例として、第4実施例のサンプルIVと同様の構造をもつ磁気セルを、図18に表したように基板上に並べ、32×32のマトリックスを形成した。このマトリックスをさらに32×32並べ、合計で1M(メガ)ビットの記録再生媒体を形成した。そして、この記録再生媒体に対して、32個×32個からなるプローブで記録再生を行う磁気メモリを製作した。すなわち、本実施例の磁気メモリにおいては、マトリックス1セットに対してプローブ1個を対応させた。

[0115]

プロービングは、図21に表した如くである。それぞれのプローブ200に対するセルの選択は、媒体に設けられたXY駆動機構により行なった。ただし、位置関係が相対的に変化するならばプローブ200に設けられた駆動機構210でセル選択を行なってもよい。また、プローブ200がマルチ化されているため、各プローブはいわゆるワード線WLとビット線BLに繋ぎ、ワード線WLとビット線BLを指定することで、プローブ200の選択を可能とした。

[0116]

磁気セル10への記録再生は、磁気セルにアクセスしたプローブ200から注入される電流により行った。ここでは プラス1.2mAとマイナス1.2mA の電流を流すことで、それぞれ「0」、「1」信号を書き込み、再生は0.5m A以下の電流を流した場合のセル電圧を読み込み、その大小関係を「0」、「1」にアサインした。また、比較のため、プラス0.5mAとマイナス0.5mA の書き込み電流での書き込みを行い、再生電流0.4mA以下で読み込みを行なった。その結果、書き込み電流をプラス1.2mAとマイナス1.2mAとした場合には書き込めたが、プラス0.5mAとマイナス0.5mAでは書き込めないことを確認した。

[0117]

(第6の実施例)

次に本発明の第6の実施例として、第4の実施例のサンプルIIIと同様の構造をもつ磁気セルを用いて磁気メモリを作製した実施例について説明する。

[0118]

まず、ウェーハ上に、予め下側ビット線とトランジスタを形成し、この上に、 第2実施例に関して前述したプロセスと同等の方法を用いて磁気セルアレイを形 成した。さらに、その上にワード線を形成し、磁気セルの電極がビット線とワー ド線に接続される図22に表した構造の磁気メモリを形成した。

[0119]

磁気セル10の選択は、磁気セルに繋がったワード線WLとビット線BLを指定することで可能となる。すなわち、ビット線BLを指定することでトランジスタTRをオン(ON)にし、ワード線WLと電極に挟まれた磁気セル10へ電流を流す。このとき、磁気セルのサイズ、構造、組成等により決定される磁化反転電流をIsとすると、Isよりも大きな書き込み電流Iwをセルに流すことで記録が可能となる。ここで作製した磁気セルは、Isの平均値が1.8mAであったので、書き込み電流にはこれを越える電流をもつ正負の極性をもつ電流で書き込みが可能となる。また読み込み電流は、1.8mAを超えてはならない。

[0120]

なお第5実施例及び第6実施例では、プローブあるいはセル選択にトランジスタTRを用いたが、他のスイッチング素子を用いてもよい。できれば、オン時の抵抗が低抵抗のものが好ましい。また、ダイオードを用いてもよい。

[0121]

(第7の実施例)

次に、本発明の第7の実施例として、第1実施例と同様の作製方法により、第 1実施例におけるサンプルIの磁性記録層Aの構造を変形させた次のサンプルを 作製した。

EL1 (Cu) /C1 (Co:20nm) /B1 (Cu:10nm) /A (Co:0.6nm) /A (Ni:1.8nm) /A (Co:0.6nm) /B2

ページ: 29/

(Cu:6nm) / C2 (Co:20nm) / EL2 (Cu)

すなわち、磁性記録層Aとして、Co(0.6nm) /Ni(1.8nm) /Co(0.6nm) /Ni(1.8nm) /Co(0.6nm) という積層構造を採用した。このサンプルの磁化反転特性を評価したところ、反転電流は1.1mAであり、第1実施例のサンプルIよりもさらに反転電流が低減した。これは磁性記録層Aの磁気的エネルギーが下がったためであると考えられる。

[0122]

以上、具体例を参照しつつ、本発明の実施の形態について説明した。しかし、本発明は、これらの具体例に限定されるものではない。例えば、磁気セルを構成する各要素の具体的な寸法関係や材料、その他、電極、パッシベーション、絶縁構造などの形状や材質に関しては、当業者が公知の範囲から適宜選択することにより本発明を同様に実施し、同様の効果を得ることができる限り、本発明の範囲に包含される。

[0123]

また、磁気セルにおける反強磁性層、磁性固着層、中間層、磁性記録層、絶縁 層などの構成要素は、それぞれ単層として形成してもよく、あるいは2以上の層 を積層した構造としてもよい。

$[0\ 1\ 2\ 4]$

その他、本発明の実施の形態として上述した磁気セルや磁気メモリを基にして、当業者が適宜設計変更して実施しうるすべての磁気セル、磁気メモリも、本発明の要旨を包含する限り、本発明の範囲に属する。

[0125]

【発明の効果】

本発明によれば、微小サイズの磁性体に局所的に低消費電力で磁化を書き込むことができる磁気セルを提供でき、さらには、磁気抵抗効果を用いてその書き込み磁化を読み出すことが可能な磁気セルを提供できる。これらの磁気セルは極めて微小であるために、磁気素子の高密度化、高機能化、さらには磁気素子を含むデバイスの全体サイズ縮小化へ効果大であり産業上のメリットは多大である。

【図面の簡単な説明】

図1

本発明の第1の実施の形態にかかる磁気セルの基本的な断面構造を例示する模式図である。

図2

磁化が膜面に対して垂直な方向に制御された磁気セルの断面構造を表す模式図である。

【図3】

図1に表した磁気セルにおける「書き込み」のメカニズムを説明するための模式断面図である。

【図4】

図2に表した磁気セルにおける「書き込み」のメカニズムを説明するための模式断面図である。

【図5】

本発明の実施形態の磁気セルの読み出し方法を説明するための概念図である。

【図6】

磁化の相対的な向きによる磁気抵抗の変化を説明するための概念図である。

【図7】

非対称構造の第1の具体例を表す模式断面図である。

【図8】

非対称構造の第2の具体例を表す模式断面図である。

【図9】

非対称構造の第3の具体例を表す模式断面図である。

【図10】

非対称構造の第4の具体例を表す模式断面図である。

【図11】

固着層C1、C2の静磁結合を表す模式断面図である。

【図12】

反強磁性層を設けた磁気セルを表す模式断面図である。

【図13】

固着層C1、C2の磁化をそれぞれ反強磁性層により固着した磁気セルを表す 模式断面図である。

【図14】

固着層C1、C2の磁化をそれぞれ反強磁性層により固着した磁気セルを表す 模式図である。

【図15】

固着層C1、C2の磁化を反強磁性層により固着した磁気セルのもうひとつの 具体例を表す模式断面図である。

【図16】

非磁性層を介した層間交換相互作用の膜厚依存性を表すグラフ図である。

【図17】

2層の磁性記録層を設けた磁気セルを表す模式断面図である。

【図18】

本発明の磁気セルを用いた磁気メモリを表す模式図である。

【図19】

本発明の磁気セルを用いた磁気メモリの第2の具体例を表す模式断面図である

【図20】

(a)は、本実施例の磁気セルの要部断面構造を表す模式図であり、同図(b)は、比較例の磁気セルの要部断面構造を表す模式図である。

【図21】

第5実施例におけるプロービングを表す模式図である。

【図22】

本発明の第6実施例における磁気メモリを表す概念図である。

【符号の説明】

- 10 磁気セル
- 100 絶縁体
- 110 基板(下側電板)

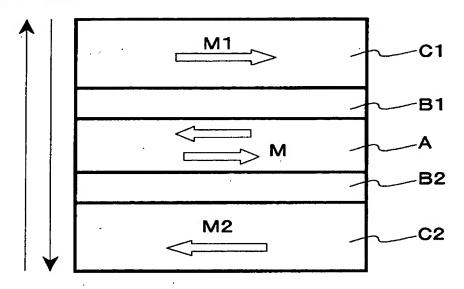
- 120 配線
- 200 プローブ
- 2 1 0 駆動機構
- 220 電源
- 230 検出回路
- A、A1、A2 磁性記録層
- AC 非磁性層
- AF、AF1、AF2 反強磁性層
- B、B1~B4 中間層
- BL ビット線
- C、C1~C3 磁性固着層
- EL1、EL2 電極
- FC 非磁性層
- FM、FM1 磁性層
- I 電流
- IE 中間物質層
- I L 絶縁層
- Ir 再生電流
- Is 磁化反転電流
- Iw 電流
- M、M1、M2 磁化
- MY 磁気ヨーク
- PH ピンホール
- TR トランジスタ
- WL ワード線

【書類名】

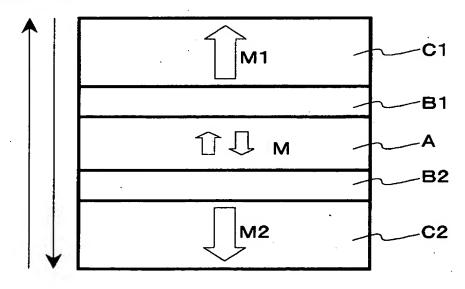
図面

【図1】

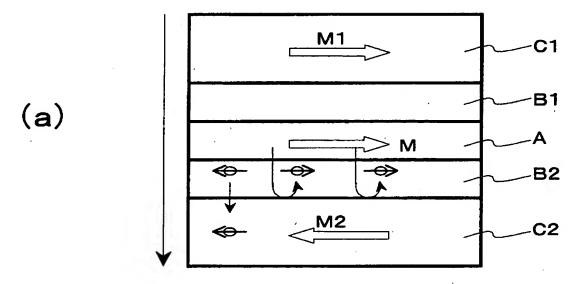
電子電流I

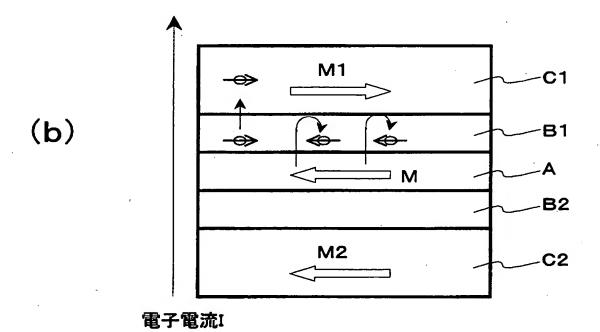


【図2】

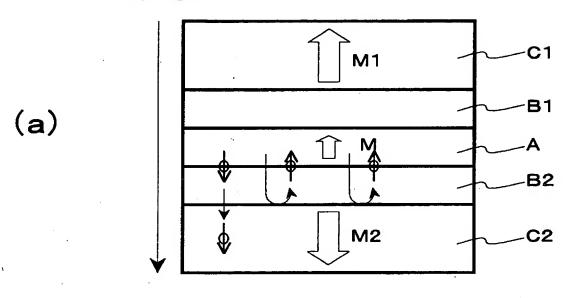


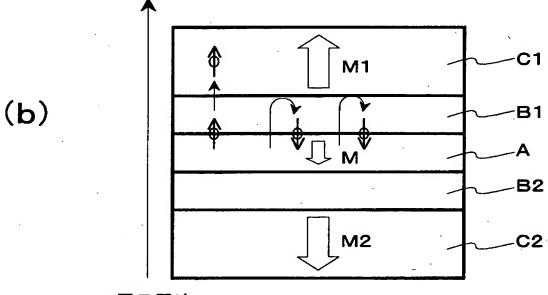
【図3】





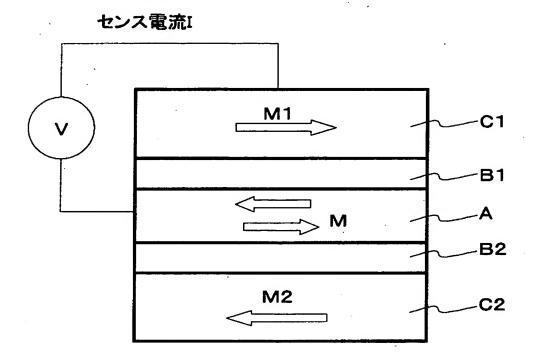
【図4】



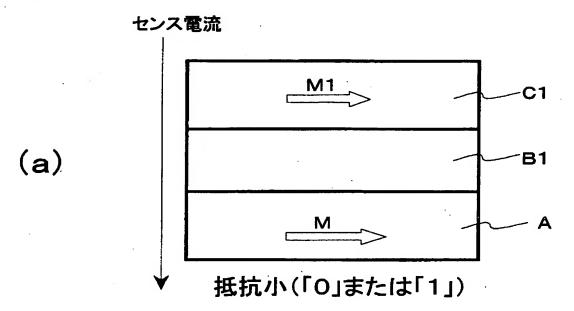


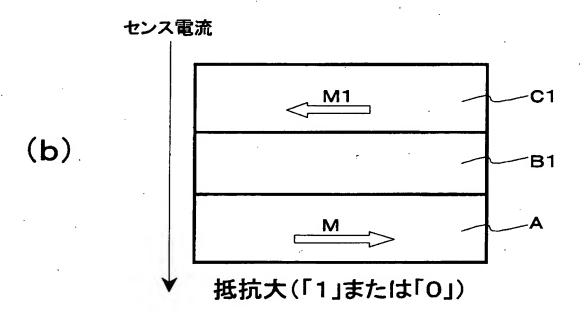
電子電流工

【図5】

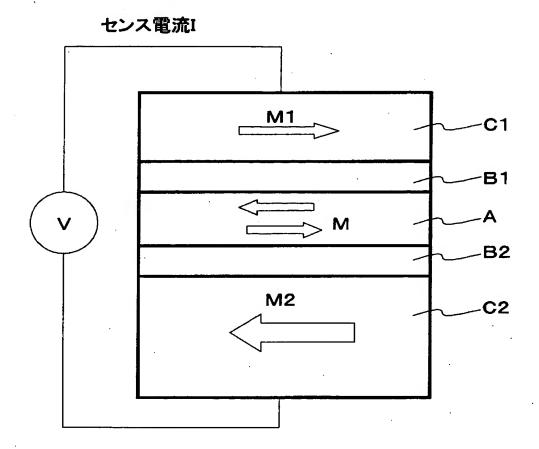


【図6】

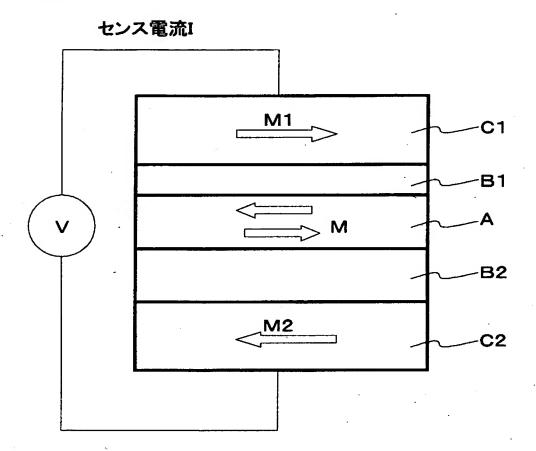




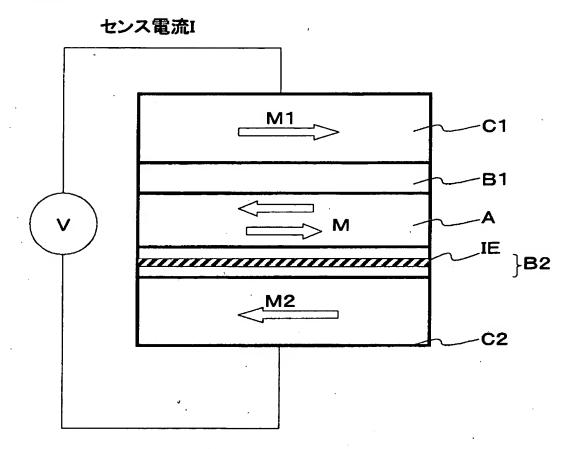
【図7】



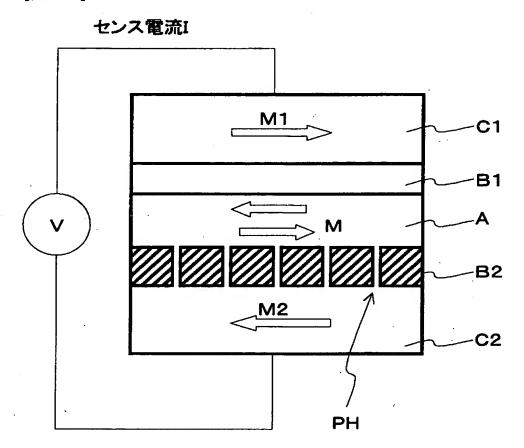
【図8】



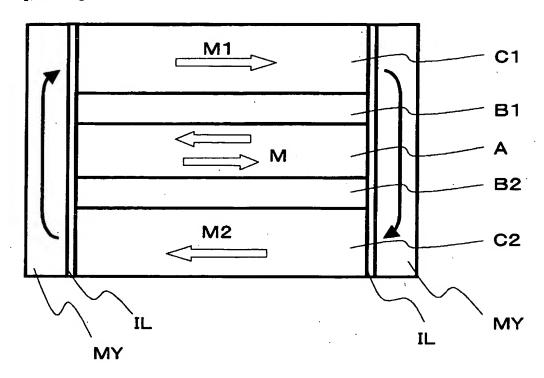
【図9】



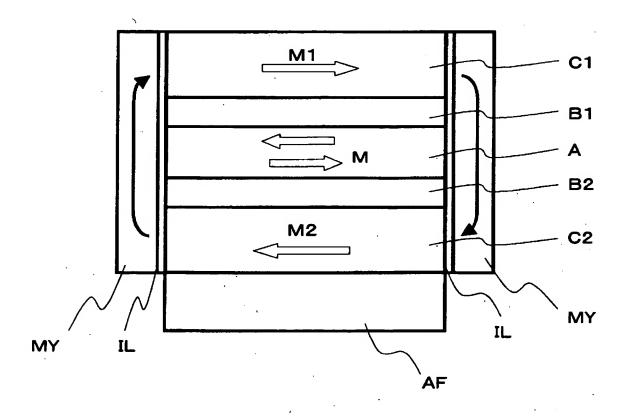
【図10】



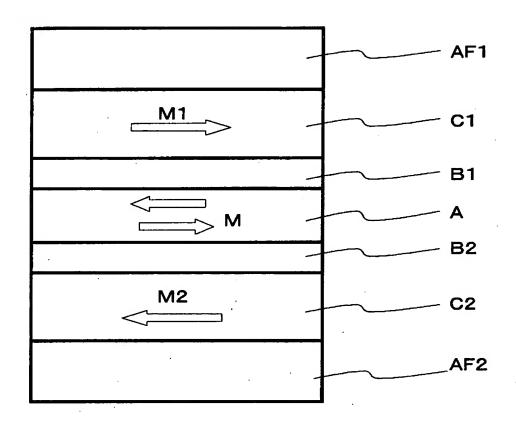
【図11】



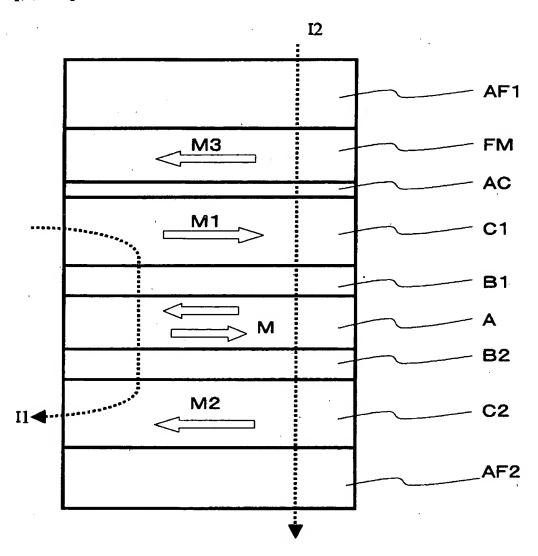
【図12】



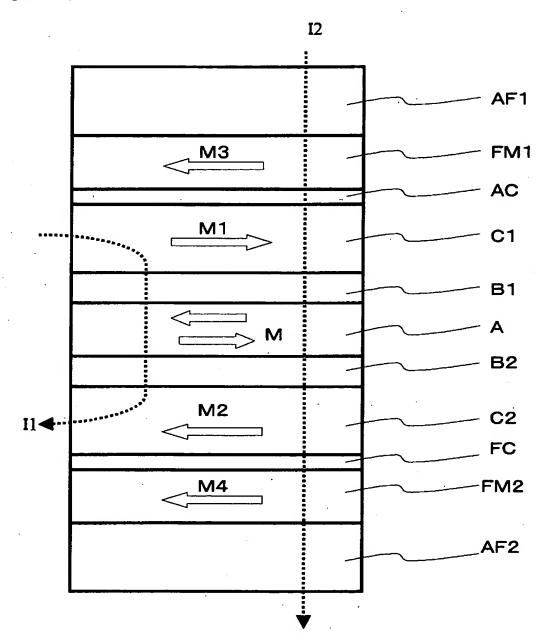
【図13】



【図14】

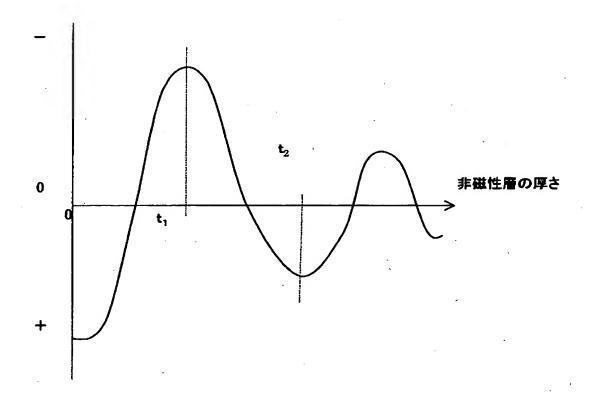


【図15】

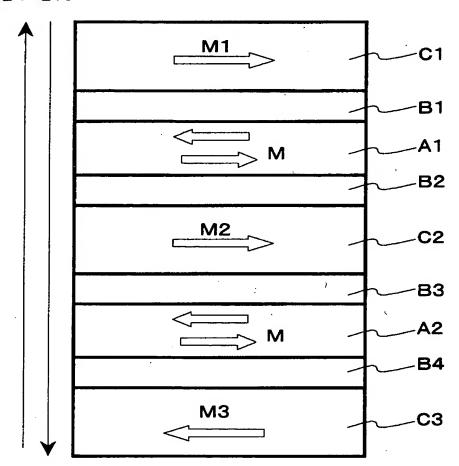


【図16】

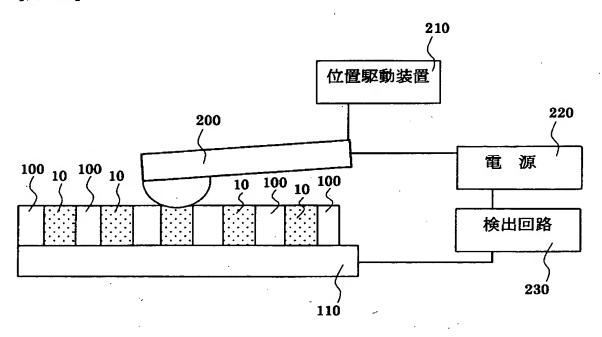
Coupling J



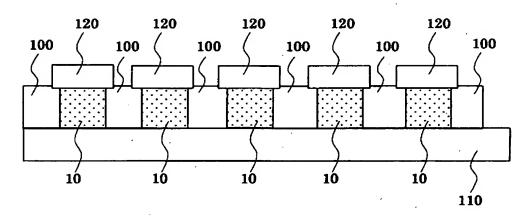
【図17】



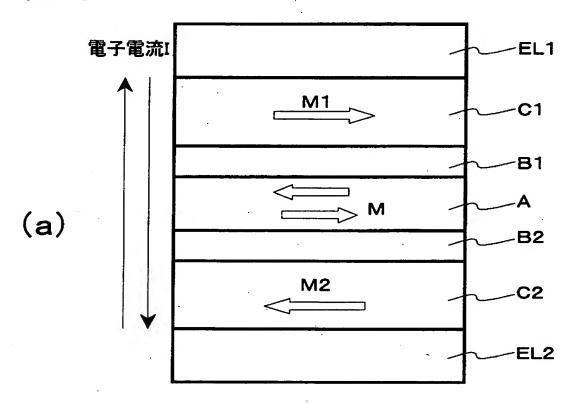
【図18】

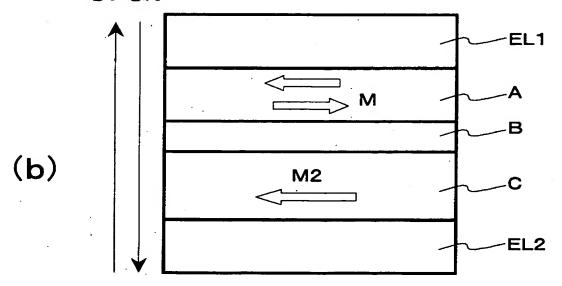


【図19】



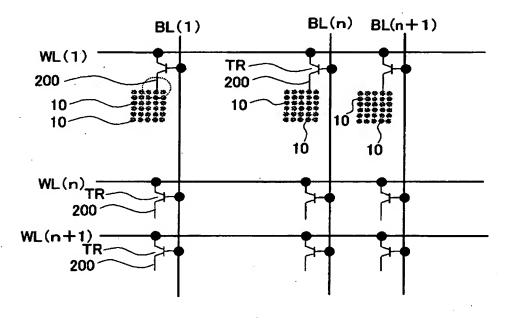
【図20】



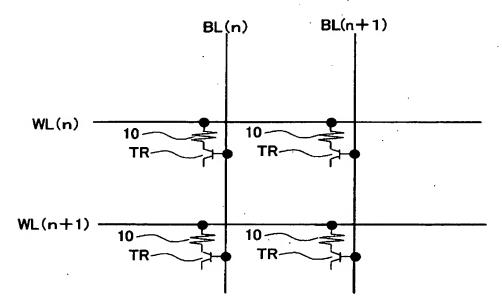


【図21】

マルチプローブのアレイ構造



【図22】



ページ: 1/E

【書類名】

要約書

【要約】

【課題】 電流直接駆動による磁化反転の際の反転電流を低減させることができる磁気セル及びそれを用いた磁気メモリを提供することを目的とする。

【解決手段】 磁化(M1)方向が第1の方向に実質的に固定された第1の強磁性層(C1)と、磁気(M2)方向が前記第1の方向とは反対の第2の方向に実質的に固定された第2の強磁性層(C2)と、前記第1及び第2の強磁性層の間に設けられ、磁化(M)方向が可変の第3の強磁性層(A)と、前記第1及び第3の強磁性層の間に設けられた第1の中間層(B1)と、前記第2及び第3の強磁性層の間に設けられた第1の中間層(B2)と、を備えたことを特徴とする磁気セルを提供する。

【選択図】 図1

特願 2 0 0 2 - 3 4 2 4 4 7 出 願 人 履 歴 情 報

識別番号

[000003078]

1. 変更年月日 [変更理由] 住 所 氏 名 2001年 7月 2日 住所変更 東京都港区芝浦一丁目1番1号 株式会社東芝